

Inhalt:

1. Allgemeines
2. Übersicht über Verfahren der Analog-Digital-Wandlung
3. Monolithische AD-Wandler des VEB HFO
4. Integrierende AD-Wandler
 - 4.1. Zweiflankenintegrationsverfahren
 - 4.2. C 520 D
 - 4.2.1. Aufbau und Funktionsweise
 - 4.2.2. Kennwerte
 - 4.2.3. Applikationshinweise
 - 4.2.4. Einsatzschaltung
 - 4.3. C 500er System
 - 4.3.1. Aufbau und Funktionsweise
 - 4.3.2. C 500/501 D
 - 4.3.3. C 502 D
 - 4.3.4. C 504 D
 - 4.3.5. Applikationshinweise
 - 4.3.6. Einsatzschaltungen
 - 4.4. C 7136 D
 - 4.4.1. Aufbau und Funktionsweise
 - 4.4.2. Kennwerte
 - 4.4.3. Applikationshinweise
 - 4.4.4. Einsatzschaltungen
5. Schnelle AD-Wandler
 - 5.1. Verfahren der sukzessiven Approximation
 - 5.2. C 570/571 D/C
 - 5.2.1. Aufbau und Funktionsweise
 - 5.2.2. Kennwerte
 - 5.2.3. Applikationshinweise
 - 5.2.4. Einsatzschaltungen

5.3. C 574 C

5.3.1. Aufbau und Funktionsweise

5.3.2. Kennwerte

5.3.3. Applikationshinweise

5.3.4. Einsatzschaltungen

6. Literaturverzeichnis