

I n h a l t s v e r z e i c h n i s s

	Seite
1. Allgemeine Kennzeichnung des A/D-Wandlerayatema	5
2. Beschreibung des Mehrflankenintegrationsverfahrens	7
3. Aufbau und Funktion der Analogbausteine C 500 D und C 501 D	8
3.1. Blockschaltbild und Beschreibung	8
3.2. Elektrische Kenngrößen und Abhängigkeiten	13
3.3. Dimensionierungshinweise	23
3.4. Referenzspannungsversorgung	26
4. Aufbau und Funktion des Digitalbausteine C 502 D	29
4.1. Blockschaltbild und Beschreibung	29
4.2. Taktversorgung	37
4.3. Elektrische Kenngrößen und Abhängigkeiten	40
4.4. Dimensionierungshinweise	52
5. Aufbau und Funktion des Digitalbausteine C 504 D	52
5.1. Blockschaltbild und Beschreibung	53
5.2. Elektrische Kenngrößen und Abhängigkeiten	62
5.3. Dimensionierungshinweise	71
6. Applikative Hinweise zum Einsatz des C 500er-Systems	72
6.1. Analogteil C 500 D/ C 501 D	72
6.2. Digitalbaustein C 502 D	74
6.3. Digitalbaustein C 504 D	75
7. Schaltungen und Anwendungsbeispiele	77
7.1. Analogbaustein C 500 D/ C 501 D	77
7.2. Anzeigesystem mit C 502 D	81
7.3. Meßwertanzeige und Ausgabe mit C 504 D	82
7.4. Betriebsspannungsversorgung des Systems	83
7.5. Temperaturmessung	84
7.6. Ratiometrische Widerstandsmessung	88

7.7. Zeitdifferenzmessung mit den Steuerbausteinen	89
7.8. Multiplexierung mehrerer Analogbausteine	92
7.9. Multiplexierung mehrerer C 504 D	93
7.10. Automatische Meßbereichswahl	94