

Weiterbildungslehrgang – WB3 – "Einchip-Mikrorechner" (EMR) –
Grundlehrgang – in der Zeit vom 16.01.1989 bis 20.01.1989
Ingenieurhochschule Berlin-Wartenberg

1. Einführung
 2. Einsatzgebiete des EMR
 3. Baugruppen und Funktionsprinzip des EMR
 4. Erweiterung mit externen Schaltkreisen
 5. Programmierung
 6. Assemblernotation, Datenformate
 7. Befehlssatz, Beispiele
 8. Organisation des Stapelspeichers (Stack)
 9. Beschreibung der Steuerregister
 10. Verwendung und Programmierung der Ein-/Ausgabeschnittstellen
 11. Struktur, Programmierung und Verwendung der Zähler/Zeitgeber
 12. Funktion und Aufbau des seriellen Ein-/Ausgabe-Moduls
 12. Quellen, Organisation und Anwendung der Interruptverarbeitung
 13. Demonstration der interruptgesteuerten Schnittstellen-Verwaltung an einer konkreten EMR-Konfiguration
 14. Hinweise für den Einsatz des EMR als Prozessrechner
 15. Programmiertechnologie
- Anhang 1: Befehlsliste
- Anhang 2: Literatur u.a.